

Dersin Adı	Kodu	Yarıyılı	T+U+L	Kredisi	AKTS
Bitirme Projesi I	0507701	VII	0+4+0	2	5
Ön koşul Dersler					
Dersin Dili	Türkçe				
Dersin Türü	Zorunlu				
Dersin Koordinatörü					
Dersi Veren					
Dersin Yardımcıları					
Dersin Amacı	Öğrencilere bir mühendislik problemi çerçevesinde projelendirmenin tüm kademelerinde deneyim sahibi olma fırsatını yaratmak. Öğrencilerin yaratıcılıklarını geliştirip takım bilincini aşılama. Mesleki ve etik açıdan gelişmelerine katkıda bulunmak. Öğrencilere sözlü ve yazılı sunum yapma deneyimi kazandırmak amaçlanmaktadır.				
Dersin Öğrenme Çıktıları	Bu dersin sonunda öğrenci; <ol style="list-style-type: none"> 1. Proje önerisi yazımı için yeterli bilgi edinir. 2. Önerilen proje için gereksinim analizi yürütme becerisi kazanır. 3. Mühendislik projesi tasarlama ve gerçekleştirme becerisi kazanır. 4. Projeyi test etmek ve doğrulamak için deneysel metodoloji gerçekleştirme becerisine sahip olur. 5. Proje raporu yazma becerisi kazanır. 6. Mühendislik projesini sunma becerisi kazanır 				
Dersin İçeriği	Elektrik Elektronik Mühendisliği Bölümü öğrencilerinin lisans öğreniminde elde ettikleri bilgileri kullanarak, kapsamlı bir tasarım deneyimi kazanmalarına yönelik uygun bir projenin seçiminden tamamlanmasına kadar tüm aşamaları içeren bir uygulamayı içerir. Bu ders kapsamında bir elektronik devre, bir sistem veya sürecin tasarımı ucu-açık projeler kapsamında ele alınır ve öğrenciler arasında oluşturulan takımlar yardımıyla sorun çözülmeye çalışılır				
Haftalar	Konular				
Hafta 1	Çalışma konusunun belirlenmesi				
Hafta 2	Çalışma konusunun belirlenmesi				
Hafta 3	İlgili konuda yapılmış çalışmaların taranması - ön hazırlık				
Hafta 4	İlgili konuda yapılmış çalışmaların taranması - ön hazırlık				
Hafta 5	Konu ile ilgili çalışmaların derlenmesi				
Hafta 6	Konu ile ilgili çalışmaların derlenmesi				
Hafta 7	Ara Sınav				
Hafta 8	Uygulama hazırlıkları - Verilerin Toplanması				
Hafta 9	Uygulama hazırlıkları - Verilerin Toplanması				
Hafta 10	Uygulama hazırlıkları - Verilerin Toplanması				
Hafta 11	Ara rapor sunumu				
Hafta 12	Tüm verilerin toplanıp derlenmesi				
Hafta 13	Tüm verilerin toplanıp derlenmesi				
Hafta 14	Yapılan çalışmaların ilgili öğretim üyesi ile birlikte değerlendirilmesi ve sonuçlandırılması				
Genel Yeterlilikler					
<ol style="list-style-type: none"> 1. Karmaşık mühendislik problemlerini saptama, tanımlama, formüle etme ve çözme becerisi kazanır. 2. Bu amaçla uygun analiz ve modelleme yöntemlerini seçme ve uygulama becerisine sahip olur. 3. Teorik elektronik bilgisini kullanarak; tasarım, modelleme ve prototip üretme süreçlerini yönetebilir. 4. Bir mühendislik projesinde takım olarak çalışma ve zaman yönetimi ilkelerini bilir. kazanma. 					
Kaynaklar					
Herhangi bir ders kitabı önerilmemekle birlikte Elektrik Elektronik Mühendisliği temel kitaplarından yararlanılması tavsiye edilir.					
Değerlendirme Sistemi					
Ara sınav: % 40 Final: % 60 Bütünleme: %60					

PROGRAM ÖĞRENME ÇIKTILARI İLE DERS ÖĞRENİM ÇIKTILARI İLİŞKİSİ TABLOSU											
	PÇ1	PÇ2	PÇ3	PÇ4	PÇ5	PÇ6	PÇ7	PÇ8	PÇ9	PÇ10	PÇ11
ÖÇ1	3	4	5	4	4	4	4	4	4	5	4
ÖÇ2	4	3	4	4	4	5	4	3	5	5	4
ÖÇ3	3	3	3	3	3	4	3	4	5	3	4
ÖÇ4	3	3	4	4	4	4	4	4	5	4	3
ÖÇ5	3	4	4	3	3	4	3	4	4	4	3
ÖÇ6	4	5	5	4	3	4	3	4	4	4	3
ÖK: Öğrenme Çıktıları PÇ: Program Çıktıları											
Katkı Düzeyi	1 Çok Düşük		2 Düşük		3 Orta			4 Yüksek		5 Çok Yüksek	

Program Çıktıları ve İlgili Dersin İlişkisi

	PÇ1	PÇ2	PÇ3	PÇ4	PÇ5	PÇ6	PÇ7	PÇ8	PÇ9	PÇ10	PÇ11
Bitirme Projesi I	3	4	4	4	4	4	4	4	5	4	4