

<b>Dersin Adı</b>	<b>Kodu</b>	<b>Yarıyılı</b>	<b>T+U+L</b>	<b>Kredisi</b>	<b>AKTS</b>
Bitirme Projesi II	0507801	VIII	0+4+0	2	5
<b>Ön koşul Dersler</b>					
<b>Dersin Dili</b>	Türkçe				
<b>Dersin Türü</b>	Zorunlu				
<b>Dersin Koordinatörü</b>					
<b>Dersi Veren</b>					
<b>Dersin Yardımcıları</b>					
<b>Dersin Amacı</b>	Öğrencilere bir mühendislik problemi çerçevesinde projelendirmenin tüm kademelerinde deneyim sahibi olma fırsatını yaratmak. Öğrencilerin yaratıcılıklarını geliştirip takım bilincini aşılama. Mesleki ve etik açıdan gelişmelerine katkıda bulunmak. Öğrencilere sözlü ve yazılı sunum yapma deneyimi kazandırmak amaçlanmaktadır.				
<b>Dersin Öğrenme Çıktıları</b>	<b>Bu dersin sonunda öğrenci;</b> 1. Projelendirme metodolojisi konusunda bilgi sahibi olur. 2. 2-3 kişilik gruplar halinde çalışarak takım çalışması deneyimi kazanır. 3. Meslek etiği açısından bilinçlendirilmiş olmaları beklenir. 4. Sözlü ve yazılı sunum yapma deneyimi kazanır. 5. Projelendirmenin tüm kademelerinde deneyim sahibi olma fırsatını kazanır.				
<b>Dersin İçeriği</b>	Elektrik Elektronik Mühendisliği Bölümü öğrencilerinin lisans öğreniminde elde ettikleri bilgileri kullanarak, kapsamlı bir tasarım deneyimi kazanmalarına yönelik uygun bir projenin seçiminden tamamlanmasına kadar tüm aşamaları içeren bir uygulamayı içerir. Bu ders kapsamında bir elektronik devre, bir sistem veya sürecin tasarımı ucu-açık projeler kapsamında ele alınır ve öğrenciler arasında oluşturulan takımlar yardımıyla sorun çözülmeye çalışılır				
<b>Haftalar</b>	<b>Konular</b>				
<b>Hafta 1</b>	Projeyle ilgili elde edilen verilerin değerlendirilmesi				
<b>Hafta 2</b>	Gereksinim Analizinin Yapılması				
<b>Hafta 3</b>	Gereksinim Analizinin Yapılması				
<b>Hafta 4</b>	Tasarım				
<b>Hafta 5</b>	Tasarım				
<b>Hafta 6</b>	Tasarım				
<b>Hafta 7</b>	Ara Sınav				
<b>Hafta 8</b>	Gerçekleme				
<b>Hafta 9</b>	Gerçekleme				
<b>Hafta 10</b>	Gerçekleme				
<b>Hafta 11</b>	Gerçekleme				
<b>Hafta 12</b>	Mevcut çalışmanın değerlendirilmesi				
<b>Hafta 13</b>	Testler ve Kontroller				
<b>Hafta 14</b>	Bitirme Projesi Ana Raporu ve Sunum				
<b>Genel Yeterlilikler</b>					
1. Karmaşık mühendislik problemlerini saptama, tanımlama, formüle etme ve çözme becerisi kazanır. 2. Bu amaçla uygun analiz ve modelleme yöntemlerini seçme ve uygulama becerisine sahip olur. 3. Teorik elektronik bilgisini kullanarak; tasarım, modelleme ve prototip üretme süreçlerini yönetebilir. 4. Bir mühendislik projesinde takım olarak çalışma ve zaman yönetimi ilkelerini bilir. kazanma.					
<b>Kaynaklar</b>					
Herhangi bir ders kitabı önerilmemekle birlikte Elektrik Elektronik Mühendisliği temel kitaplarından yararlanılması tavsiye edilir.					
<b>Değerlendirme Sistemi</b>					
<b>Ara sınav: % 40</b> <b>Final: % 60</b> <b>Bütünleme: %60</b>					

<b>PROGRAM ÖĞRENME ÇIKTILARI İLE DERS ÖĞRENİM ÇIKTILARI İLİŞKİSİ TABLOSU</b>											
	<b>PÇ1</b>	<b>PÇ2</b>	<b>PÇ3</b>	<b>PÇ4</b>	<b>PÇ5</b>	<b>PÇ6</b>	<b>PÇ7</b>	<b>PÇ8</b>	<b>PÇ9</b>	<b>PÇ10</b>	<b>PÇ11</b>
<b>ÖÇ1</b>	3	4	5	4	4	4	4	4	4	5	4
<b>ÖÇ2</b>	4	3	4	4	4	5	4	3	5	5	4
<b>ÖÇ3</b>	3	3	3	3	3	4	3	4	5	3	4
<b>ÖÇ4</b>	3	3	4	4	4	4	4	4	5	4	3
<b>ÖÇ5</b>	3	4	4	3	3	4	3	4	4	4	3
<b>ÖK: Öğrenme Çıktıları</b>						<b>PÇ: Program Çıktıları</b>					
<b>Katkı Düzeyi</b>	<b>1 Çok Düşük</b>		<b>2 Düşük</b>			<b>3 Orta</b>			<b>4 Yüksek</b>		<b>5 Çok Yüksek</b>

**Program Çıktıları ve İlgili Dersin İlişkisi**

	<b>PÇ1</b>	<b>PÇ2</b>	<b>PÇ3</b>	<b>PÇ4</b>	<b>PÇ5</b>	<b>PÇ6</b>	<b>PÇ7</b>	<b>PÇ8</b>	<b>PÇ9</b>	<b>PÇ10</b>	<b>PÇ11</b>
<b>Bitirme Projesi II</b>	3	3	4	4	4	4	4	4	5	4	4