

Dersin Adı		D. Kodu	Yarıyılı	T + U	Kredisi	AKTS
Tümleşik Analog Devre Tasarımı		5117225	Bahar	3+0	3	6
Ön Koşul Dersler	Yok					
Dersin Dili		İngilizce				
Dersin Türü		Seçmeli				
Dersin Koordinatörleri						
Dersi Veren						
Dersin Yardımcıları		-				
Dersin Amacı		Bu ders çeşitli yükselteç devreleri tasarlamak için gerekli olan bilgi ve donanımı sağlayacaktır. İşlemsel kuvvetlendirici ve fark yükseltici ve bu devrelerdeki kararlılık, frekans dengelemesi, band aralığı referansı ve gürültü bu araçlar arasında yer almaktadır				
Dersin Öğrenme Çıktıları		<p>Bu dersin sonunda öğrenci;</p> <ol style="list-style-type: none"> 1. Öğrencilerin dersin sonunda, Fark Yükseltici, İşlemsel kuvvetlendirici, Yükselteçlerde kararlılık ve frekans dengeleme gibi projeleri MOSFET teknolojisinde uygulayabilecek seviyeye ulaşması beklenir. Aktif devre bileşenlerinin modellerini geliştirir. 2. Tranzistörlü ayırık yükselteçler, akım kaynakları, aktif yükler, referanslar ve çıkış katlarının analizini yapar. 3. İşlemsel yükselteçler ile yapılan devrelerin analizini yapar. 4. Geribeslemeli yükselteçlerin tasarımı ve analizini yapar. 5. Tümleşik devrelerin frekans kararlılığı için tasarım yapar. 6. Doğrusal olmayan değişik analog tümleşik devrelerin analizini yapar. 7. Mevcut ticari tümleşik devreler ile devreler kurup, test yapar. 8. İşlemsel yükselteçler ile yapılan devrelerin analizini yapar. 				
Dersin İçeriği		CMOS cihazlarının modellenmesi, Fark Yükseltici, Pasif ve aktif akım aynası, İşlemsel kuvvetlendirici, Band aralığı referansı, Anahtar kapasitör devreler, Gürültü				
Haftalar						
1.	CMOS cihazlarının modellenmesi: Büyük sinyal ve küçük sinyal MOS transistör modelleri					
2.	Fark Yükseltici					
3.	Fark Yükseltici					
4.	Pasif ve aktif akım aynası					
5.	İşlemsel kuvvetlendirici ve Proje-1 sunumu					
6.	İşlemsel kuvvetlendirici					
7.	Arasınav					
8.	Yükselteçlerde kararlılık ve frekans dengeleme					
9.	Band aralığı referansı					
10.	Band aralığı referansı					
11.	Anahtar kapasitör devreler ve proje-2 sunumu					

12.	Anahtar kapasitor devreler
13.	Gürültü
14.	Gürültü
Genel Yeterlilikler	
Öğrencilerin aşağıda belirtilen alanlarda temel bilgilerinin olması beklenir.	
1) DC, MOSFET cihazlarında kare kanunu 2) Düşük frekanslı, küçük sinyalli MOSFET modeli 3) Transistor yükselteçlerinde AC ve DC analizleri	
Kaynaklar	
<ul style="list-style-type: none"> • Design of Analog CMOS Integrated Circuits, Behzad Razavi • Analysis and Design of Analog Integrated Circuits, Fourth Edition, Gray Hurst Lewis Meyer • CMOS Circuit Design, Layout, and Simulation, R. Jacob Baker, Harry W. Li and David E. Boyce 	
Değerlendirme Sistemi	
Ara Sınav: % 40 Final: % 60	

PROGRAM ÖĞRENME ÇIKTILARI İLE DERS ÖĞRENİM KAZANIMLARI İLİŞKİSİ TABLOSU													
	PÇ1	PÇ2	PÇ3	PÇ4	PÇ5	PÇ6	PÇ7	PÇ8	PÇ9	PÇ10	PÇ11	PÇ12	PÇ13
ÖK1	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK2	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK3	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK4	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK5	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK6	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK7	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK8	5	0	2	0	3	0	0	0	0	0	0	0	0
ÖK: Öğrenme Kazanımları PÇ: Program Çıktıları													
Katkı Düzeyi	1 Çok Düşük		2 Düşük		3 Orta			4 Yüksek			5 Çok Yüksek		

Program Çıktıları ve İlgili Dersin İlişkisi

